

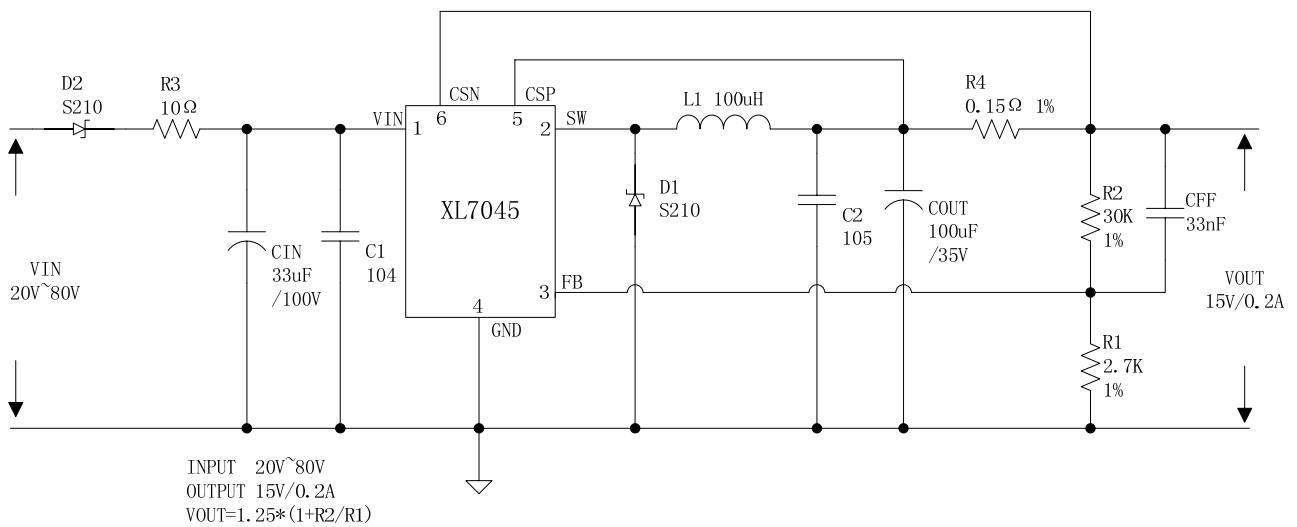
**描述**

221077A01 是为产品 XL7045 制作的演示板, 用于 DC20V~80V 输入, 输出 15V, 输出最大 0.2A 的应用演示, 最高转换效率可以达到 84%以上。

XL7045 是开关降压型 DC-DC 转换芯片; 固定开关频率 100kHz, 可减小外部元器件尺寸, 方便 EMC 设计。芯片具有出色的线性调整率与负载调整率, 输出电压支持 1.25V~20V 间任意调节。芯片内部集成过流保护、过温保护、短路保护等可靠性模块。

XL7045 为 SOP8-EP 封装, 采用标准外部元器件, 应用灵活。

**DEMO 原理图**



D2: 输入端防反接二极管; R3: 抑制输入端浪涌电流

**引脚介绍**

引脚号	引脚名称	引脚描述
1	VIN	电源输入引脚, 支持 DC10V~80V 范围电压输入, 需要在 VIN 与 GND 之间并联电解电容以消除噪声。
2	SW	功率开关输出引脚, SW 是输出功率的开关节点。
3	FB	反馈引脚, 通过外部电阻分压网络, 检测输出电压进行调整。参考电压为 1.25V。
4	GND	接地引脚。
5	CSP	电流检测正端。
6	CSN	电流检测负端。
7~8	NC	无连接。

## 物料清单

序号	数量	参考序号	说明	生产商型号	生产商
1	1	C1	0.1uF, 100V, Ceramic, X7R, 0805	C2012X7R2A104K	TDK
2	1	C2	1uF, 50V, Ceramic, X7R, 0805	C2012X7R1H105K	TDK
3	1	CFF	33nF, 50V, Ceramic, X7R, 0603	C1608X7R1H333K	TDK
4	1	CIN	33uF, 100V, Electrolytic, (8*11.5)	YXJ-33uF-100V	Rubycon
5	1	COUT	100uF, 35V, Electrolytic, (6.3*11)	YXJ-100uF-35V	Rubycon
6	2	D1, D2	100V, 2A, Schottky, SMB	S210	Fairchild
7	1	L1	100uH, 0.72A, Inductor, 7*7.8	HC75-101M	Hulsin
8	1	R1	2.7K $\Omega$ , 1%, 1/16W, Thick Film, 0603	RC0603xR-072701L	Yageo
9	1	R2	30K $\Omega$ , 1%, 1/16W, Thick Film, 0603	RC0603xR-073002L	Yageo
10	1	R3	10 $\Omega$ , 1%, 3W, Metal Film Flame-Proof, TCR100	FMR1550FAER0100	Viking
11	1	R4	0.15 $\Omega$ , 1%, 1/4W, Thick Film, 1206	RC1206xR-070R15L	Yageo
12	1	U1	100KHz, 0.3A, 80V, BUCK DC/DC Converter, SOP8-EP	XL7045	XLSEMI

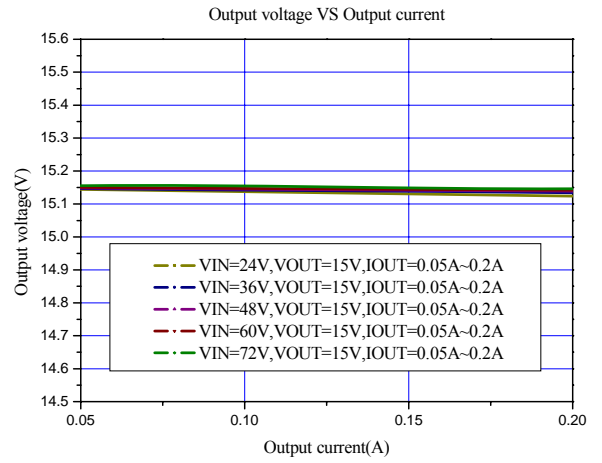
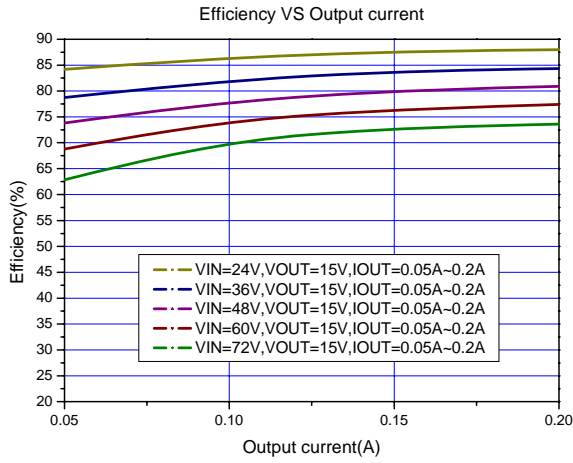
## 性能数据

转换效率 (不包含输入端 D2 与 R3 部分电路)

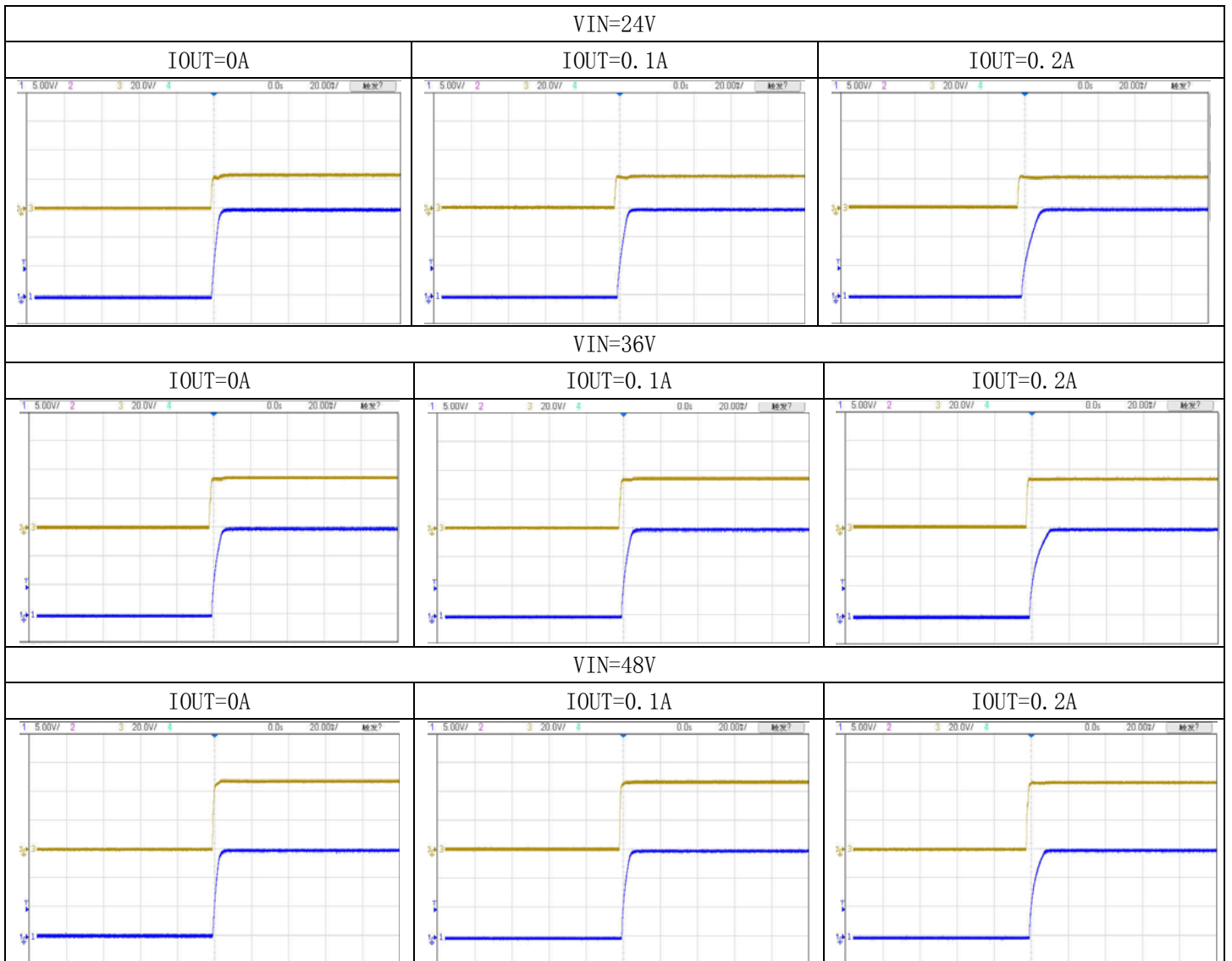
VIN=24V					VIN=36V				
VIN(V)	IIN(A)	VOUT(V)	IOUT(A)	EFF(%)	VIN(V)	IIN(A)	VOUT(V)	IOUT(A)	EFF(%)
24.18	0.0372	15.144	0.05	84.18	36.17	0.0266	15.147	0.05	78.72
24.18	0.0724	15.137	0.10	86.47	36.17	0.0510	15.142	0.10	82.09
24.18	0.1071	15.131	0.15	87.64	36.17	0.0749	15.139	0.15	83.82
24.17	0.1422	15.124	0.20	88.01	36.17	0.0992	15.134	0.20	84.36
VIN=48V					VIN=60V				
VIN(V)	IIN(A)	VOUT(V)	IOUT(A)	EFF(%)	VIN(V)	IIN(A)	VOUT(V)	IOUT(A)	EFF(%)
48.17	0.0213	15.149	0.05	73.82	60.19	0.0183	15.151	0.05	68.78
48.17	0.0403	15.145	0.10	78.02	60.18	0.0338	15.147	0.10	74.47
48.16	0.0589	15.142	0.15	80.07	60.18	0.0494	15.144	0.15	76.41
48.16	0.0777	15.139	0.20	80.91	60.18	0.0650	15.142	0.20	77.42
VIN=72V									
VIN(V)	IIN(A)	VOUT(V)	IOUT(A)	EFF(%)					
72.20	0.0167	15.155	0.05	62.85					
72.20	0.0297	15.157	0.10	70.68					
72.19	0.0432	15.147	0.15	72.85					
72.19	0.0570	15.146	0.20	73.62					

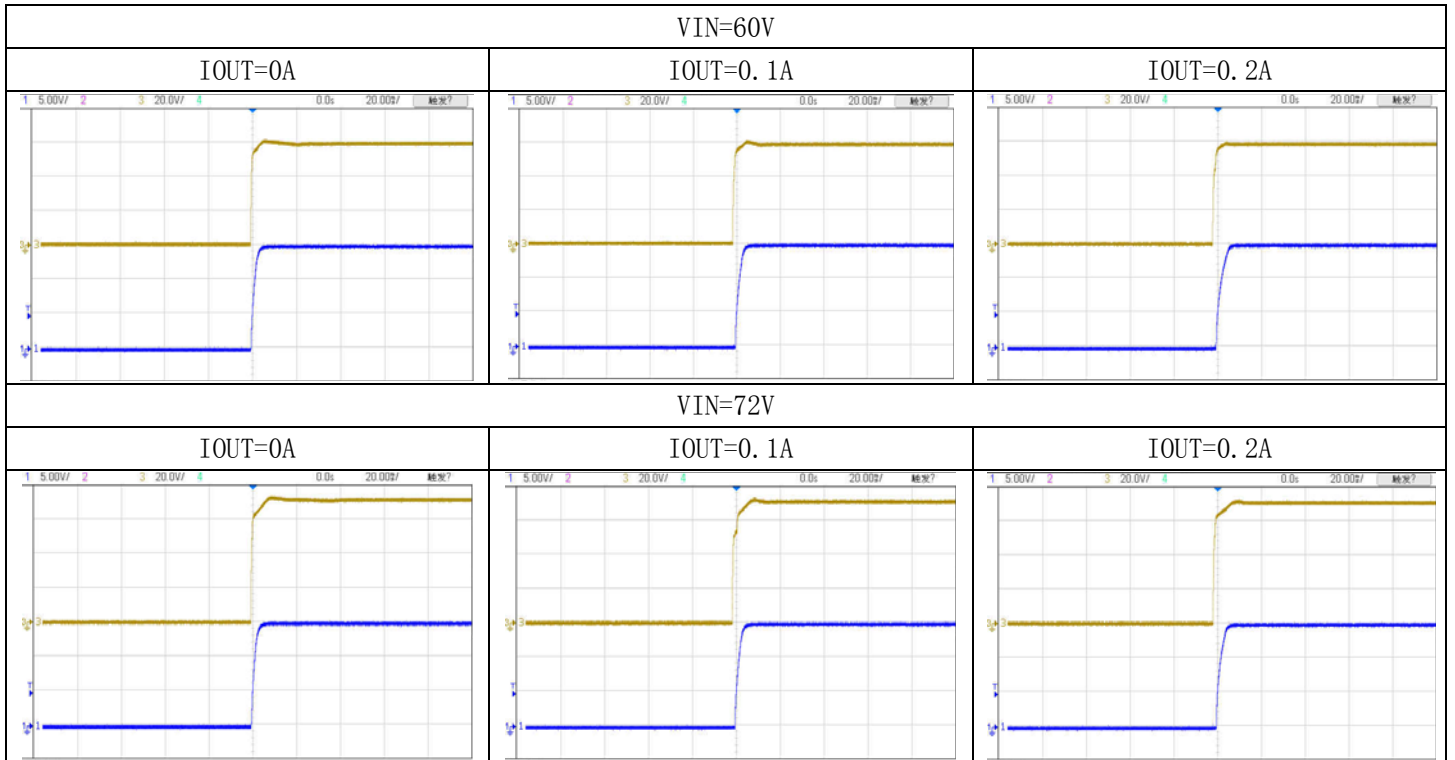
转换效率:

线性调整率和负载调整率:



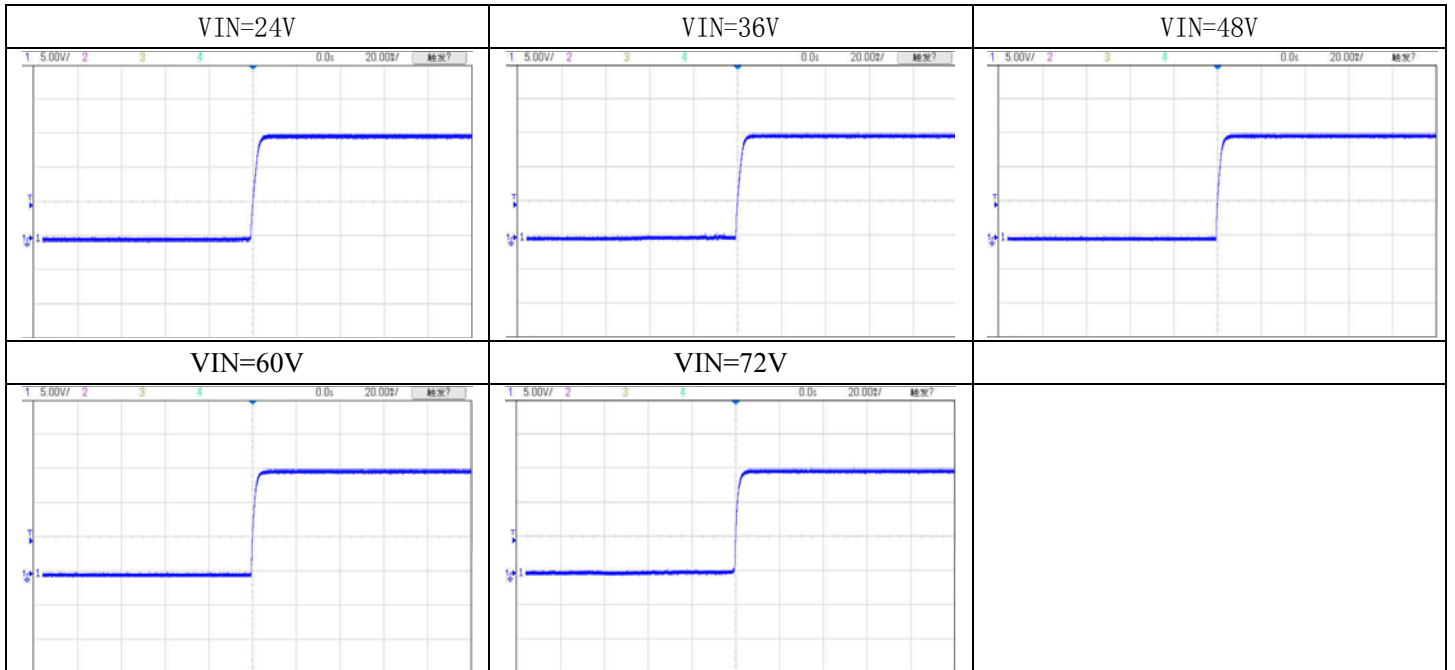
热插拔上电输出电压波形:





蓝色通道: 输出电压波形, 5V/格; 黄色通道: 输入电压波形: 20V/格; 秒格: 20mS/格。

短路撤销后输出电压波形:

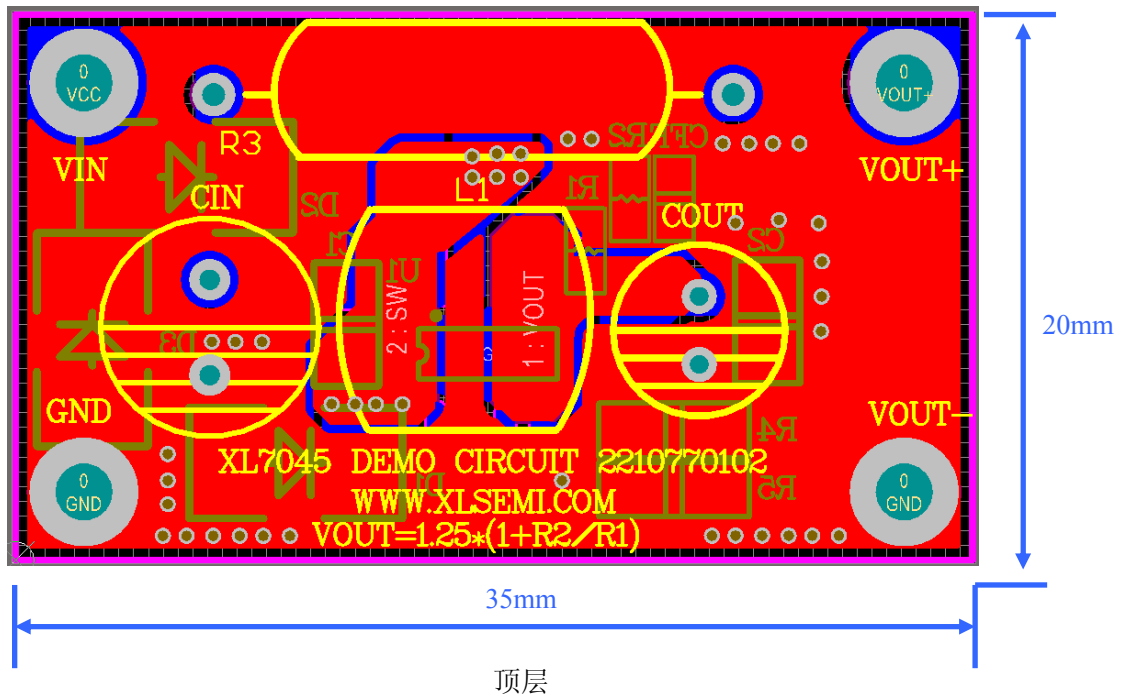


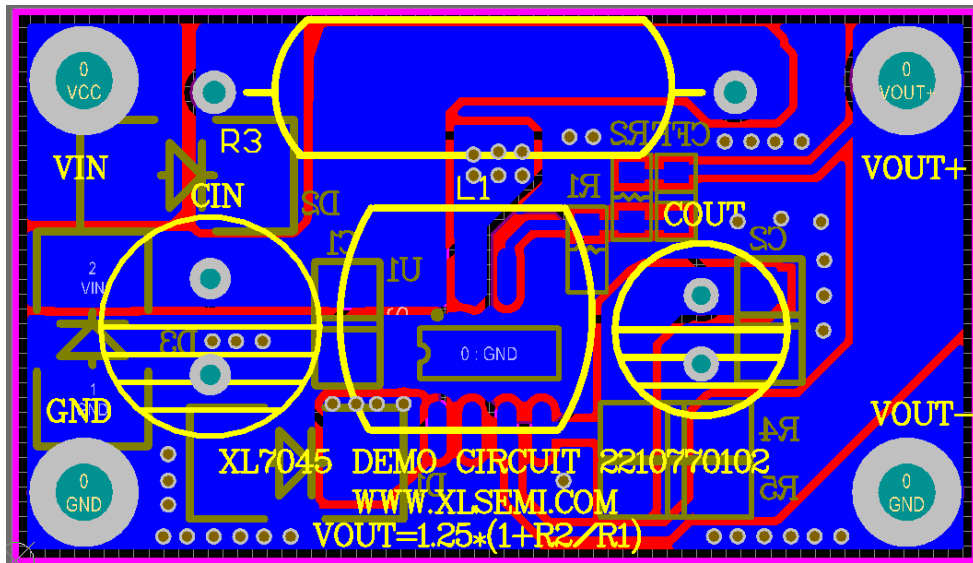
蓝色通道: 输出电压波形, 5V/格; 秒格: 20mS/格。

**DEMO 实物图**



**PCB 布局**





底层

## 应用信息

### 输入电容选择

在连续模式中，转换器的输入电流是一组占空比约为  $V_{OUT}/V_{IN}$  的方波。为了防止大的瞬态电压，必须采用针对最大 RMS 电流要求而选择低 ESR(等效串联电阻)输入电容器。对于大多数的应用，1 个 4.7uF 的输入电容器就足够了，它的放置位置尽可能靠近 XL7045 的位置上。最大 RMS 电容器电流由下式给出：

$$I_{RMS} \approx I_{MAX} * \frac{\sqrt{V_{OUT}(V_{IN} - V_{OUT})}}{V_{IN}}$$

其中，最大平均输出电流  $I_{MAX}$  等于峰值电流与 1/2 峰值纹波电流之差，即  $I_{MAX} = I_{LIM} - \Delta I_L / 2$ 。在未使用陶瓷电容器时，还建议在输入电容上增加一个 0.1uF 至 1uF 的陶瓷电容器以进行高频去耦。

### 输出电容选择

在输出端应选择低 ESR 电容以减小输出纹波电压，一般来说，一旦电容 ESR 得到满足，电容就足以满足需求。任何电容器的 ESR 连同其自身容量将为系统产生一个零点，ESR 值越大，零点位于的频率段越低，而陶瓷电容的零点处于一个较高的频率上，通常可以忽略，是一种上佳的选择，但与电解电容相比，大容量、高耐压陶瓷电容会体积较大，成本较高，因此使用 0.1uF 至 1uF 的陶瓷电容与低 ESR 电解电容结合使用是不错的选择。

输出电压纹波由下式决定：

$$\Delta V_{OUT} \approx \Delta I_L * \left( ESR + \frac{1}{8 * F * C_{OUT}} \right)$$

式中的 F: 开关频率， $C_{OUT}$ : 输出电容， $\Delta I_L$ : 电感器中的纹波电流。

### 电感选择

虽然电感器并不影响工作频率，但电感值却对纹波电流有着直接的影响，电感纹波电流  $\Delta I_L$  随着电感值的增加而减小，并随着  $V_{IN}$  和  $V_{OUT}$  的升高而增加。用于设定纹波电流的一个合理起始点为  $\Delta I_L = 0.3 * I_{LIM}$ ，其中  $I_{LIM}$  为峰值开关电流限值。为了保证纹波电流处于一个规定的最大值以下，应按下式来选择电感值：

$$L = \frac{VOUT}{F * \Delta IL} * \left( 1 - \frac{VOUT}{VIN(MAX)} \right)$$

### 续流二极管

续流二极管建议使用肖特基二极管, 比如 S210。它的额定值为平均正向电流 2A 和反向电压 100V。0.4A 电流下典型正向电压为 0.55V。该二极管仅在开关关断期间有电流流过。峰值反向电压等于稳压器的输入电压。在正常工作时平均正向电流可计算如下:

$$ID(AVG) = \frac{IOUT(VIN - VOUT)}{VIN}$$

### 功率电阻

高压应用时, 输入电源接通瞬间会有较大的浪涌电流, 浪涌电流流过寄生电感产生的高压毛刺容易造成后级设备损坏。通过在输入端串联电阻可以有效抑制浪涌电流, 确保输入电压平滑稳定, 提高系统稳定性; 综合抑制效果与电阻自身损耗, 推荐使用阻值 10Ω, 功率 3W 的金属膜阻燃电阻。

### PCB 布局指南

1. VIN、GND、SW、VOUT 等功率线, 粗、短、直;
2. FB, CSN, CSP 走线远离电感与肖特基等开关信号地方, 建议使用地线包围;
3. 输入电容靠近芯片 VIN 与 GND 引脚, 电解电容正极靠近芯片 VIN 引脚, 负极靠近肖特基阳极。